Microchip完整的LIN系统解决方案

助您成功的解决方案

局域互联网络（LIN）是主要用于智能传感器和执行器应用的车载网络。以下主要优势促使LIN在全球范围内得到广泛使用：

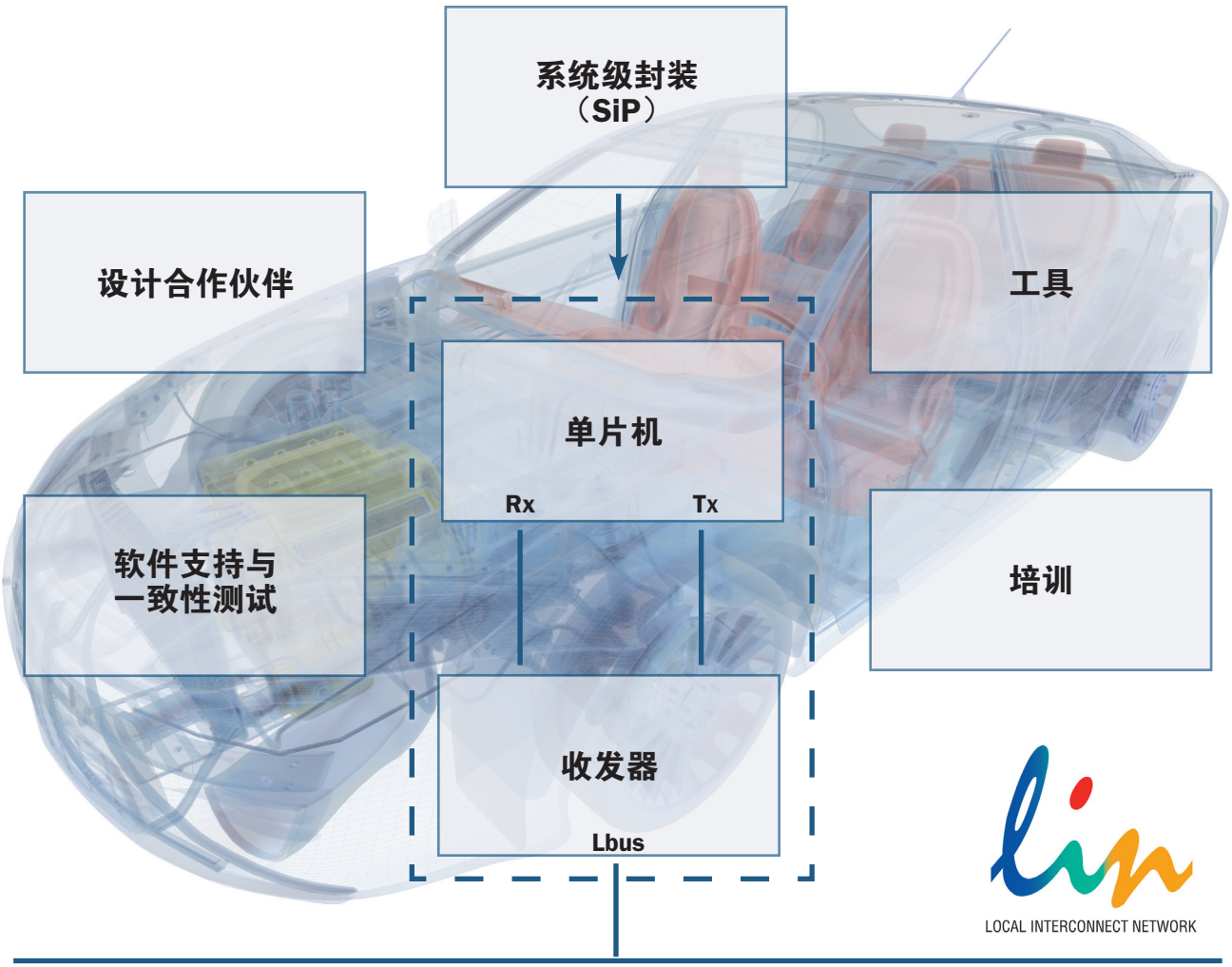
低成本

- 单线将减轻线束重量并降低线路成本
- 采用大多数MCU都具备的标准UART
- 业界标准元件使其元件成本更低且易于采购

欲知更多信息，请访问：www.microchip.com/lin

低复杂度

- 单主机/多从机：无需对从节点进行仲裁或冲突管理
- 从节点可进行自同步，无需晶振或谐振器
- 无需更改现有节点的硬件，即可添加更多节点



单片机系列

架构	系列	闪存
8位	PIC16F	最大28 KB
	PIC18F	最大128 KB
16位	PIC24	最大512 KB
	dsPIC33	最大512 KB

系统级封装（SiP）

PIC16F1829 LIN	8位MCU + LIN收发器

收发器和系统基础芯片（SBC）

MCP200(3/4)A	独立收发器
MCP202(1/2)A	收发器 + VREG
MCP2025	收发器 + VREG
MCP2050	收发器 + VREG + WWDT

MICROCHIP

单片机

- 大量超低功耗（XLP）8/16位MCU可供选择
  - 休眠模式的电流消耗低至20 nA
  - 动态电流低至24 µA/MHz
- 增强型USART最大程度地减少所需的MCU负荷
  - 自动波特率检测和间隔字符产生/识别
- 2K至512K的闪存程序存储器
- 小巧的低/高引脚数（6至144引脚）封装

收发器

- 业界最佳的ESD性能，高达15 kV
- 获得全球主流汽车原始设备制造商（OEM）的认可
  - LIN 1.3/2.0/2.1/2.2和SAEJ2602合规报告
  - EMC测试报告：IBEE-Zwickau和UL Labs
- 带集成外设的独立收发器
  - 3.3V或5V稳压器、窗口看门狗定时器（WWDT）和电池监控
- 业界最低的电流消耗（休眠模式时小于5 µA）
- 采用业界标准引脚排列的8引脚DFN和SOIC封装

系统级封装（SiP）

- 采用nanoWatt XLP技术的MCU
- 物理层收发器
- 5V、70 mA稳压器
- 兼容LIN 1.3/2.0/2.1/2.2和SAEJ2602
- 小巧的20引脚SSOP封装

培训

- Microchip的技术培训中心（TTC）针对特定的设计主题提供一系列的课程。这些课程提供产品线的概述，帮助您缩短开发时间并降低系统总成本。
- COM5610：*采用预认证的配置器快速进行LIN设计*
- www.microchip.com/training

工具与设计合作伙伴

- 开发/评估工具、总线分析仪和参考设计
- 有关主模式和从模式的应用笔记
- 许多第三方工具可供使用：www.ihr.de、www.vector.com和www.intrepidcs.com
- Microchip的设计合作伙伴为客户提供专业的技术支持：www.microchip.com/partners

软件支持与一致性测试

- LIN兼容驱动器，适用于Microchip的PIC16/PIC18/PIC24 MCU系列和dsPIC33 DSC系列
- www.ihr.de和www.vector.com
- LIN联盟认可的测试机构
  - ihr GmbH：www.ihr.de
  - C&S group GmbH：www.cs-group.de

MICROCHIP

www.microchip.com/lin

更多产品信息和各地销售办事处地址，请访问我公司网站。

Microchip Technology Inc. · 2355 W. Chandler Blvd. · Chandler, AZ 85224-6199

Microcontrollers • Digital Signal Controllers • Analog • Memory • Wireless

信息可能变更，恕不另行通知。Microchip的名称和徽标组合及Microchip徽标均为Microchip Technology Incorporated在美国和其他国家或地区的注册商标。在此提及的所有其他商标均为各持有公司所有。
© 2015，Microchip Technology Incorporated版权所有。04/15
DS20002291D_CN